

# Introducción a los Sistemas Lógicos y Digitales

## Cronograma de clases año lectivo 2019:

**Teoría:**

Miércoles de 08:00 a 11:00 horas. Aula 39

**Práctica y Laboratorios:**

Jueves de 09:00 a 12:00 horas. Laboratorio de Microcómputo Barcala / Aula 39

### Marzo

		<b>Miércoles</b>		<b>Jueves</b>			
		6	Algebra de Boole Diag. de Karnaugh	7	Algebra de Boole Diag. de Karnaugh Herramientas de simulación		
		13	Circuitos Combinatorios	14	Simulación de Circuitos Combinatorios		
		20	Flip-Flops	21	Flip-Flops		
		27	VHDL (Parte I)	28	Flip-Flops (VHDL)		

### Abril

		<b>Miércoles</b>		<b>Jueves</b>			
		3	Contadores y Registros de Desplazamiento	4	Contadores y Registros de Desplazamiento		
		10	VHDL (Parte II)	11	Cont. y Reg. de Desplazamiento (VHDL)		
		17	Sistemas Numéricos	18	Sistemas Numéricos		
		24	CONSULTAS TEORÍA	25	<b>PRIMER PARCIAL</b>		

## Cronograma de clases año lectivo 2019 (continuación):

### Mayo

			<i>Miércoles</i>	<i>Jueves</i>			
			1 <b><u>FERIADO</u></b>	2 <b>RESULTADOS. CONSULTAS GENERALES.</b>			
			8 CONSULTAS TEORÍA	9 <b>REC. PRIMER PARCIAL</b>			
			15 Circuitos Aritméticos (VHDL Parte III)	16 <b>RESULTADOS</b> Circuitos aritméticos			
			22 Análisis y Síntesis (VHDL Parte IV)	23 Circuitos aritméticos (VHDL)			
			29 Familias Lógicas	30 Análisis y Síntesis Familias Lógicas			

### Junio

			<i>Miércoles</i>	<i>Jueves</i>			
			5 Lógica Programable (Parte I)	6 <b>Laboratorio I de FPGA</b>			
			12 Lógica Programable (Parte II) VHDL Parte V	13 <b>Laboratorio II de FPGA/ RECUPERACIÓN Laboratorio I FPGA</b>			
			19 VHDL Parte VI	20 <b><u>FERIADO</u></b>			
			26 Conversores ADC y DAC	27 <b>RECUPERACIÓN Laboratorio II FPGA</b>			

## Cronograma de clases año lectivo 2019 (continuación):

### Julio

			<i>Miércoles</i>	<i>Jueves</i>			
		3	CONSULTAS GENERALES	4	SEGUNDO PARCIAL		
		10	CONSULTAS GENERALES	11	REC. SEGUNDO PARCIAL		
		17	LIBRE	18	LIBRE		
		24	RECESO INVERNAL	25	RECESO INVERNAL		
		31	RECESO INVERNAL				

### Agosto

			<i>Miércoles</i>	<i>Jueves</i>			
				1	RECESO INVERNAL		
		7	CONSULTAS GENERALES	8	Parcial FLOTANTE <u>VER NOTA (*)</u>		
		14		15			
		21		22			
		28		29			

### Temas que entran en cada parcial (módulo):

#### PARCIAL 1:

Algebra de Boole, Diagramas de Karnaugh, Circuitos combinatorios, Flip-Flops, Contadores, Registros de desplazamiento, VHDL (Partes I y II).

#### PARCIAL 2:

Sistemas Numéricos. Circuitos Aritméticos. Familias Lógicas, Análisis y Síntesis, VHDL (Parte III, IV, V y VI), Lógica Programable, Conversores ADC y DAC.

#### (\*) IMPORTANTE:

EL FLOTANTE SIRVE SÓLO PARA RECUPERAR ALGUNO DE LOS DOS MÓDULOS. NO PUEDE SER UTILIZADO PARA RENDIR POR PRIMERA VEZ ALGUNO DE ELLOS.